

## AT32\_SPI\_Access\_NAND\_FLASH

## 示例目的

演示在AT32 MCU上使用SPI外设驱动nand flash案例。

支持型号列表：

支持型号	所有型号
------	------

主要使用外设列表：

主要使用外设	SPI、DMA
--------	---------

## 1 简要概述

本例程主要展示如何使用AT32芯片的spi外设访问SPI-NAND FLASH。例程中采用的nand flash型号是ESMT的F50L1G41LB，通过spi外设接口，按照flash操作流程，进行读ID、擦除、读写数据的演示。

## 2 快速使用方法

### 2.1 硬件资源

- 1) AT-START-F437 board
- 2) nand flash F50L1G41LB

### 2.2 软件资源

- SC0119\_SourceCode

### 2.3 示例使用

硬件使用：

将AT-START-F437 board通过J3、J4、J5、J6接上SPI转接板，转接板上焊接F50L1G41LB

软件使用：

打开对应的SC0119\_SourceCode\_V2.x.x\utilities\spi\_access\_nand\_flash\mdk\_v5工程,编译通过之后下载到开发板

### 2.4 示例效果

程序运行起来后会执行nand flash的read ID、block erase、write、read等操作，如果测试通过，则LED3闪烁

### 3 版本历史

表 1. 文档版本历史

日期	版本	变更
2023.05.06	2.0.0	最初版本

**重要通知 - 请仔细阅读**

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途(及其依据任何司法管辖区的法律的对应情况)，或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：(A) 对安全性有特别要求的应用，如：生命支持、主动植入设备或对产品功能安全有要求的系统；(B) 航空应用；(C) 汽车应用或汽车环境；(D) 航天应用或航天环境，且/或(E) 武器。因雅特力产品不是为前述应用设计的，而采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险由购买者单独承担，并且独力负责在此类相关使用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2023 雅特力科技 保留所有权利